

図1 多層スタイナー木配線

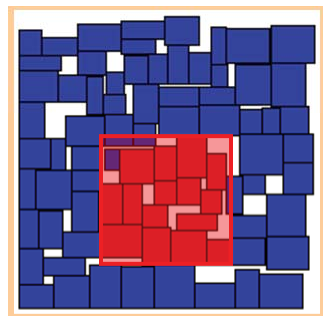


図2 電源電圧割当

内容:

LSI設計におけるレイアウト設計問題等,
最適化問題のヒューリスティック解法に関する研究

例えば

- ・ 障害物回避多層スタイナー木配線問題(図1)
- ・ 省電力設計のための電源電圧割当問題(図2)
- ・ TSV配置を考慮したフロアプラン問題

分野: 計算機システム

専門: LSI設計, CADアルゴリズム

E-mail: simamoto@ee.tokushima-u.ac.jp

Tel. 088-656-7483

Fax: 088-656-7471

